

109 年 四技二專

統一入學測驗

電機與電子群資電類專業科目(二)

(本試題答案係依據統一入學測驗中心於 109 年 5 月 4 日公布之參考答案)

第一部分：數位邏輯

- _____ 1. 在傳輸七個位元的 ASCII 碼時，會採用偶同位或奇同位的驗證方式，並會置入一個同位位元(Parity Bit)，則此同位位元的產生無法使用何種邏輯閘來實現？

(A)反及(NAND)閘

(B)或(OR)閘

(C)反或(NOR)閘

(D)互斥或(XOR)閘

基本邏輯閘

- _____ 2. 下列邏輯閘何者不具結合性？

(A)或(OR)閘

(B)及(AND)閘

(C)反或(NOR)閘

(D)互斥或(XOR)閘

布林代數及第摩根定理

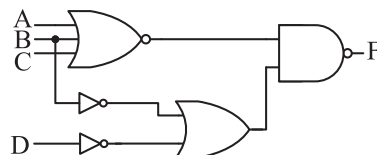
- _____ 3. 圖(一)邏輯電路利用第摩根(De Morgan)定理化簡之後，結果為下列何者？

(A) $F = A + B$

(B) $F = \bar{A} + \bar{B} + \bar{C}$

(C) $F = A + B + C$

(D) $F = A + B + C + D$



圖(一)

布林代數及第摩根定理

- _____ 4. 有關可程式邏輯元件，若以 AND 陣列與 OR 陣列規劃方式來分類，下列敘述何者正確？

組合邏輯電路之設計及應用

(A) PROM 為 AND 陣列不可規劃，OR 陣列可規劃

(B) PAL 為 AND 陣列不可規劃，OR 陣列可規劃

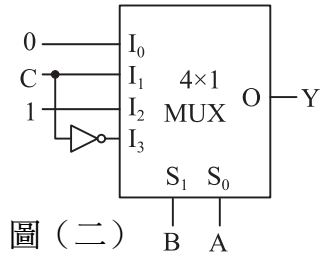
(C) PLA 為 AND 陣列不可規劃，OR 陣列可規劃

(D) PAL 為 AND 陣列可規劃，OR 陣列可規劃

A

1.(B) 2.(C) 3.(C) 4.(A)

- _____ 5. 圖(二)所示之電路，其輸出的布林函數 $Y = F(A, B, C)$ 為下列何者？
 (A) $Y = \Sigma(2, 3, 4, 6)$
 (B) $Y = \Sigma(2, 4, 5, 6)$
 (C) $Y = \Sigma(2, 4, 6, 7)$
 (D) $Y = \Sigma(2, 3, 5, 6)$



圖(二)

組合邏輯電路之設計及應用

- _____ 6. 布林函數 $X = \bar{A} + \bar{A}BC + ABC\bar{C}$ ，使 $X=1$ 的輸入組合總共有幾種？
 (A) 4 種 (B) 5 種 (C) 6 種 (D) 7 種

布林函數化簡

- _____ 7. 十進位數 -55 以 2'S 補數可表示為：

- (A) $10110111_{(2)}$ (B) $11010110_{(2)}$
 (C) $11001001_{(2)}$ (D) $11001011_{(2)}$

數字系統

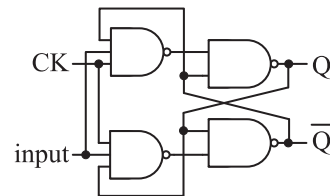
- _____ 8. 代表英文字母 "q" 之 ASCII 碼為 $71_{(16)}$ ，則代表字母 "k" 之 ASCII 碼為下列何者？

- (A) $73_{(16)}$ (B) $75_{(16)}$ (C) $63_{(16)}$ (D) $6B_{(16)}$

數字系統

- _____ 9. 圖(三)屬於下列何種電路？

- (A) SR 正反器
 (B) JK 正反器
 (C) D 型正反器
 (D) T 型正反器



圖(三)

正反器

- _____ 10. 承上題把 CK 接到邏輯 1，若 input 腳輸入一週期性方波，則 Q 之輸出狀態為下列何者？

- (A) 維持目前邏輯值 (B) 為週期性方波
 (C) 為邏輯 0 (D) 為邏輯 1

正反器

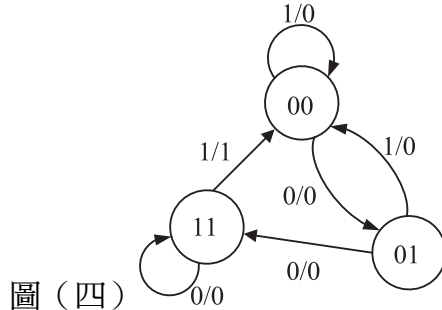
- _____ 11. 一個除 2^4 下數計數器，當計數顯示為 $0010_{(2)}$ 時，再經 4 個時脈輸入後，其新數值顯示應為下列何者？

- (A) $0100_{(2)}$ (B) $0110_{(2)}$ (C) $1110_{(2)}$ (D) $1010_{(2)}$

循序邏輯電路之設計及應用

A 5.(D) 6.(C) 7.(C) 8.(D) 9.(D) 10.(B) 11.(C)

12. 圖(四)為一狀態圖表，當現在狀態為 11 時，依序輸入 0 及 1 之後，則狀態表中的「下次狀態」與「輸出」邏輯值依序分別為下列何者？



現在狀態	下次狀態		輸出	
	輸入 0	輸入 1	輸入 0	輸入 1
00				
01				
11				

- (A) 01, 00, 0, 0 (B) 01, 11, 0, 0 (C) 11, 01, 0, 0 (D) 11, 00, 0, 1

循序邏輯電路之設計及應用

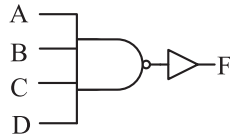
13. 有關數位邏輯波形之下降時間定義，下列何者正確？

- (A) 電壓準位 10% 至 90% 的間隔時間
 (B) 電壓準位 50% 至 0% 的間隔時間
 (C) 電壓準位 90% 至 10% 的間隔時間
 (D) 電壓準位 100% 至 90% 的間隔時間

概論

第二部分：數位邏輯實習

1. 如圖(五)所示，當 A 端輸入為 1kHz 的方波，B 端輸入為 1，C 端輸入為 0，D 端輸入為 1，則 F 端輸出信號為：



圖(五)

- (A) 相位超前的 1kHz 方波 (B) 相位落後的 1kHz 方波
 (C) 1 (D) 0

基本邏輯閘實驗



12.(D) 13.(C) 1.(C)

- _____ 2. 數位介面電路設計常用的 I²C (Inter - Integrated Circuit)匯流排中，其資料及時脈兩條引線都採用 CMOS 開汲極(Open Drain)或 TTL 開集極(Open Collector)的方式連接，因此在使用 I²C 匯流排時，下列敘述何者錯誤？

- (A)兩條引線接腳的內部電晶體在導通時，為接地的邏輯低準位
- (B)兩條引線接腳都需各連接一個提升電阻到工作電壓的電源端
- (C)兩條引線接腳不導通時，形同斷線浮接
- (D)因為兩條引線接腳的輸出端皆為開路狀態，在兩條引線上不可接成線接及(Wired-AND)閘

基本邏輯閘實驗

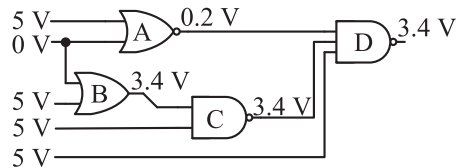
- _____ 3. 數位邏輯實習需一個4輸入的NOR閘時，則最少需要幾個2輸入NOR閘來實現？

組合邏輯實驗

- (A) 3 個
- (B) 5 個
- (C) 6 個
- (D) 7 個

- _____ 4. 實驗時，一個組合邏輯電路與各邏輯閘的輸入 / 輸出所量測到的電壓如圖(六)所示，則圖中哪一個邏輯閘的功能發生異常？

- (A) A
- (B) B
- (C) C
- (D) D

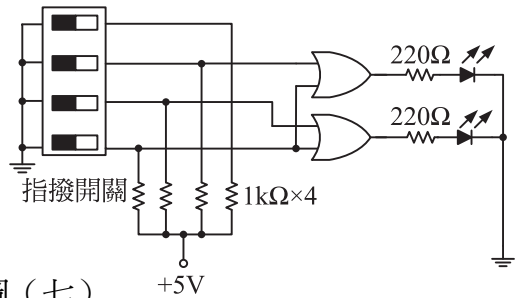


圖(六)

基本邏輯閘實驗

- _____ 5. 一個 TTL 邏輯實驗的電路如圖(七)所示，此邏輯電路的功能為何？

- (A)解碼器
- (B)編碼器
- (C)多工器
- (D)解多工器



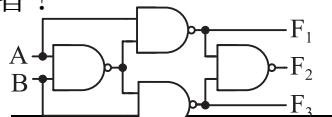
圖(七)

組合邏輯電路應用實驗

- _____ 6. 圖(八)所示的邏輯電路，其功能為下列何者？

- (A)比較器
- (B)減法器
- (C)半加器
- (D)多工器

圖(八)



組合邏輯電路應用實驗

A 2.(D) 3.(B) 4.(C) 5.(B) 6.(A)

7. 四種常用的滅火方法中，將可燃物移除，使燃燒反應因缺少可燃物而停止燃燒的方法為：

- (A) 隔離法 (B) 窒息法 (C) 冷卻法 (D) 抑制法

工場安全及衛生

8. 有關示波器面板上的 EXT TRIG 接頭之功能，下列敘述何者正確？

- (A) 外部輸入觸發時基產生信號
 (B) 外部觸發探棒衰減倍率調整
 (C) 輸出至外部觸發波形輔助通道
 (D) 輸出至外部觸發同步信號

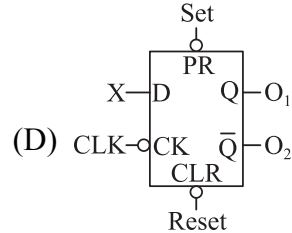
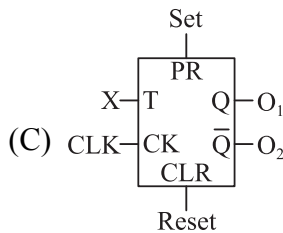
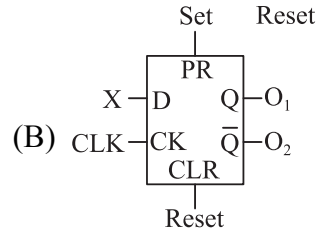
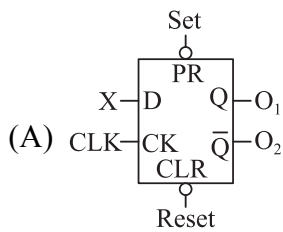
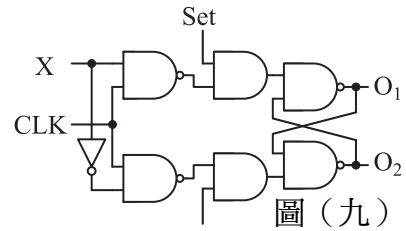
邏輯實驗儀器之使用

9. 在邏輯實驗中如欲分析多個腳位之時序，則採用下列何種儀器最適當？

- (A) 數位 IC 測試器 (B) 函數波形產生器
 (C) 邏輯測試棒 (D) 邏輯分析儀

邏輯實驗儀器之使用

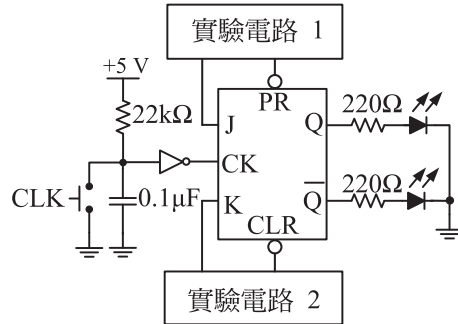
10. 數位邏輯實驗時，若以邏輯閘完成了圖(九)電路，則此電路之功能與下列哪個正反器較相符？



正反器實驗

A 7.(A) 8.(A) 9.(D) 10.(A)

11. 圖(十)為正反器實驗電路，J、PR、K、CLR 腳分別接到實驗電路 1 與 2，通電後發現兩個 LED 一直都亮，則最有可能發生下列哪種情況？



圖(十)

- (A)兩個 LED 極性接反了 (B)PR 及 CLR 短路到 GND
(C)CLK 按鍵卡住 (D)J、K 皆空接

正反器實驗

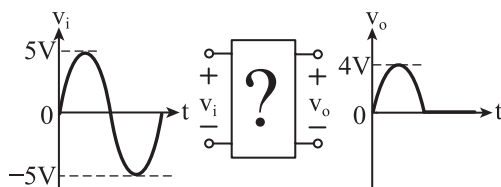
12. 脈波產生器實習中，若需要產生一個 25%工作週期之脈波信號，下列何種電路可以直接實現？
(A)四位元的環型計數器 (B)四位元同步式上數計數器
(C)四位元非同步式上數計數器 (D)四位元同步式下數計數器

循序邏輯電路應用實驗

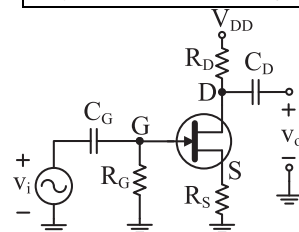
第三部分：電子學實習

1. 在使用示波器量測二極體的特性曲線實驗中，以示波器兩個通道分別量測二極體電壓與電流的關係，下列敘述何者錯誤？
(A)示波器兩個通道探棒的負端接在不同的節點上 (B)流過二極體的電流是透過電阻的壓降來量測 (C)待測二極體與電阻成串聯連接 (D)示波器可顯示順向偏壓與逆向偏壓時之特性曲線。

二極體之特性及應用電路實驗



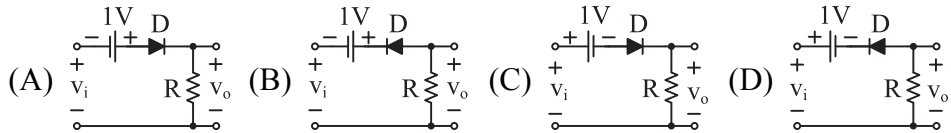
圖(十一)



圖(十二)

A 11.(B) 12.(A) 1.(A)

- _____ 2. 圖(十一)為二極體截波電路的輸入及輸出波形，則下列何者為此截波電路？(假設二極體導通壓降為零) 截波及箝位電路實驗



- _____ 3. 實作一個 JFET 放大器電路如圖(十二)，電晶體工作在飽和區，其小信號轉導值為 g_m 且 $R_s \gg 1/g_m$ ，若電路中的 R_D 及 R_s 電阻值皆增加為原來的 2 倍，且電晶體仍工作在飽和區，則該放大器之小信號電壓增益 (v_o/v_i) 約為原來的幾倍？

(A)1/2 倍 (B)1 倍 (C)2 倍 (D)4 倍。 場效電晶體放大器電路實驗

- _____ 4. 在雙極性電晶體的 E、B、C 接腳的判別實驗中，使用指針式三用電表並轉到 $R \times 1k\Omega$ 的檔位(此時黑棒為正電壓)，已知電晶體可正常運作，則下列敘述何者錯誤？(A)將三用電表的黑棒接在一電晶體任一接腳，紅棒接另兩接腳的任一接腳時，若三用電表都量到低電阻，可判斷此電晶體為 NPN 型 (B)將三用電表的紅棒與黑棒接到一電晶體任兩接腳，若發現在兩次量測中三用電表都有大偏轉，則此兩次量測中同時都選到的接腳是 E 極 (C)一電晶體任選兩接腳與三用電表的紅棒與黑棒相接，發現三用電表不(或小)偏轉，之後再將紅棒與黑棒對調，發現三用電表還是不(或小)偏轉，可確定沒選到的一腳為 B 極 (D)若已知一電晶體為 NPN 型與其 B 極腳位，另兩接腳任選一接腳與三用電表的黑棒相接並使用手指電阻將此接腳與 B 極連接，且另一接腳與三用電表的紅棒連接時，若三用電表指針有大偏轉，則可判斷與紅棒端相接的電晶體腳位為 E 極。

雙極性接面電晶體之特性實驗

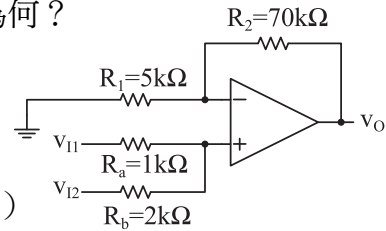
- _____ 5. 有關接面場效電晶體(JFET)與金屬氧化物半導體場效電晶體(MOSFET)，下列敘述何者錯誤？(A)使用 JFET 與 MOSFET 作為放大器時，閘極(G)沒有電流流入 (B)JFET 的閘極(G)與源極(S)接腳之間如同 PN 接面二極體，具有單向導通特性，可用三用電表判斷通道是 N 型還是 P 型 (C)空乏型 MOSFET 在閘極未加偏壓($V_{GS} = 0$)時，源極(S)與汲極(D)接腳之間如同電阻，具有雙向導通特性 (D)N 通道增強型 MOSFET 在導通時，電流由源極(S)流向汲極(D)。

場效電晶體之特性實驗

A 2.(C) 3.(B) 4.(B) 5.(D)

6. 一個使用運算放大器(OPA)的非反相加法器電路如圖(十三), 輸出電壓 v_o 與兩個輸入電壓 v_{i1} 與 v_{i2} 的關係式為何?

- (A) $v_o = 5v_{i1} + 10v_{i2}$
- (B) $v_o = 10v_{i1} + 5v_{i2}$
- (C) $v_o = 10v_{i1} + 20v_{i2}$
- (D) $v_o = 20v_{i1} + 10v_{i2}$ 。



圖(十三)

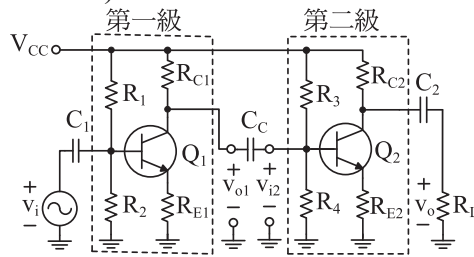
運算放大器應用電路實驗

7. 在雙載子接面電晶體偏壓電路實驗中, 下列敘述何者錯誤? (A)固定偏壓電路組態具有工作點較不受溫度變動影響的特性 (B)射極回授偏壓電路工作點穩定是因為負回授的作用 (C)射極回授偏壓電路工作點較不受溫度變動影響 (D)集極回授偏壓電路是在電晶體的集極與基極間加入回授電阻。

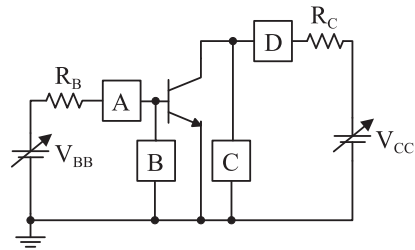
電晶體直流偏壓電路實驗

8. 有關雙載子接面電晶體放大器電路, 下列敘述何者錯誤? (A)共集極(Common Collector)放大器適合應用為電壓隨耦器(Voltage Follower) (B)共基極(Common Base)放大器具有高電壓增益 (C)共基極(Common Base)放大器之電壓輸入信號可由高阻抗的集極端輸入 (D)共基極(Common Base)放大器適合應用為電流隨耦器(Current Follower)。

電晶體放大電路實驗



圖(十四)



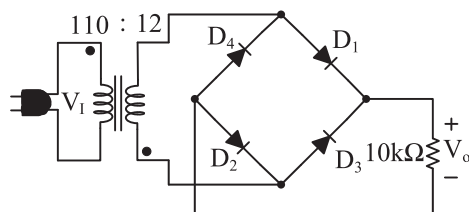
圖(十五)

9. 圖(十四)為一個串級(Cascaded)放大器, 將耦合電容 C_C 移除斷路時, 個別量得第一級的電壓增益 $\frac{v_{o1}}{v_{i1}}$ 與第二級的電壓增益 $\frac{v_o}{v_{i2}}$ 分別為 5.4 與 5.0, 當接回耦合電容後, 再次量測第一級與第二級的電壓增益可能分別為何? (A)5.6 與 4.8 (B)5.0 與 4.8 (C)5.0 與 5.0 (D)5.6 與 5.0。

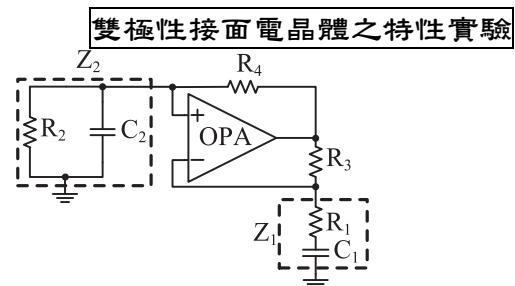
串級放大電路實驗

A 6.(B) 7.(A) 8.(C) 9.(C)

10. 在雙極性電晶體特性實驗時，實作圖(十五)之電路以繪製特性曲線，A、B、C、D 為電壓或電流量測儀表，下列敘述何者正確？ (A)利用儀表 C、D 可繪製出電晶體輸入特性曲線 (B)實驗時必須確定電晶體操作於順向主動(Active)區 (C)此電路架構為共射極組態 (D)電晶體輸出特性曲線是指利用儀表 B、C 所量測的數值作圖。



圖(十六)



圖(十七)





11. 圖(十六)為某同學實習時連接之整流電路，發現該電路中的二極體 D_2 已損壞並呈現開路狀態，當 V_1 輸入 AC110V 電源時，則有關此電路之運作敘述下列何者正確？
- (A) V_1 正半週時， D_1 、 D_4 導通 (B) 此電路具全波整流功能
(C) V_1 負半週時， D_3 、 D_4 導通 (D) 此電路具半波整流功能。
12. 圖(十七)運算放大器(OPA)所構成的電路中， Z_1 為 R_1 與 C_1 的串聯阻抗， Z_2 為 R_2 與 C_2 的並聯阻抗，下列敘述何者錯誤？
- (A) 此電路包括正回授的迴路 (B) 此電路之迴路增益為 $(R_3/Z_1)(R_4/Z_2)$
(C) 此電路包括負回授的迴路 (D) 此電路可作為弦波振盪器。

第四部份：計算機概論

1. 小型居家辦公族(SOHO)，若自己要組裝一台自訂規格的桌上型個人電腦時，可以透過下列哪一種電子商務模式進行每個電腦單元組件的購買，完成組立一台電腦的工作？
- (A) G2C (B) B2C (C) G2B (D) C2B。
2. Linux 為開源軟體，使用者可以依自己的需求修改成獨特的作業系統，下列哪一個是基於 Linux 所開發出來的作業系統？
- (A) Android (B) Arduino (C) MS- DOS (D) Unix。

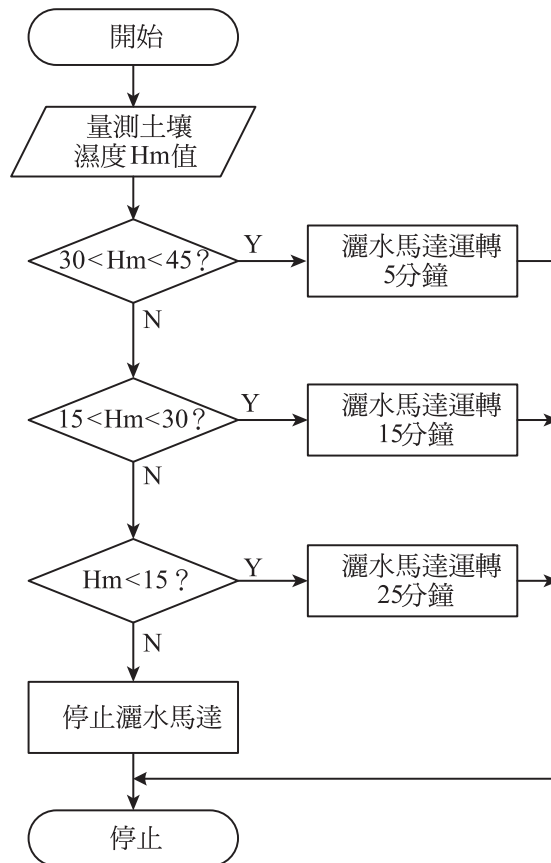


10.(C) 11.(D) 12.(B) 1.(B) 2.(A)

- _____ 3. 設計網頁除了可以用 Dreamweaver 開發，也可以直接以 HTML 的語法，用文字檔的方式撰寫網頁程式碼，下列哪一個語法可以在瀏覽器(browser)的視窗標題列顯示「我的 HTML」？
- (A) <html>我的 HTML</html>
 (B) <head>我的 HTML</head>
 (C) <title>我的 HTML</title>
 (D) <body>我的 HTML</body>。
- _____ 4. 執行下列的程式後，A=107，則 Value 的初始值為何？
- ```
Dim A As Integer
Dim Value As Integer
A=2
Value=?
Select Case Value
 Case 1 To 3
 A=103+Value
 Case 4, 5, 6
 A=100+Value
 Case 8 to 13
 A=99+Value
 Case Else
 A=105+Value
End Select
```
- (A) 2                      (B) 4                      (C) 7                      (D) 8。
- \_\_\_\_\_ 5.  $Ans=01001110_{(2)}+113_{(10)}+132_{(8)}+19_{(16)}$ ，則 Ans=？
- (A)  $264_{(10)}$               (B)  $265_{(10)}$               (C)  $306_{(10)}$               (D)  $307_{(10)}$ 。
- \_\_\_\_\_ 6. 使用文書處理應用軟體 MS Office Word 時，下列哪一個圖示為「插入分頁」功能的符號？
- (A)       (B)       (C)       (D) .

**A** 3.(C) 4.(D) 5.(C) 6.(A)

7. 圖(十八)為一個物聯網的灑水系統流程圖，當系統在早上 10:15 偵測到土壤濕度數值  $Hm=45$ ，則灑水馬達何時會停止運轉？
- (A) 10:40  
 (B) 10:30  
 (C) 10:20  
 (D) 10:15。



圖(十八)

8. 關於在網路上使用 TCP/ IP 的協定傳輸封包時，下列敘述何者正確？
- (A) 為了提高傳輸效率，使用 TCP 協定不會檢查封包是否錯誤或遺失，因此不會要求傳送端重傳
- (B) TCP 是屬於 ISO 組織制定的 OSI 通訊協定的傳輸層(Transport Layer)通訊協定
- (C) IP 是屬於 ISO 組織制定的 OSI 通訊協定的會議層(Session Layer)通訊協定
- (D) 檔案傳輸協定 FTP(File Transfer Protocol)屬於不需使用到 TCP/ IP 協定的一種上層服務協定。



7.(D) 8.(B)

- \_\_\_\_\_ 9. 關於雲端儲存空間，又稱為雲端硬碟(如 Google Drive 等等)，下列敘述何者正確？
- (A)從雲端硬碟下載資料時，因為不需要經過閘道器，因此可以快速下載大量的資料
  - (B)在臺灣上傳了影片類型的檔案到雲端硬碟之後，無法分享檔案給不同國家的朋友
  - (C)雲端硬碟中的檔案可以使用 URL 位址來分享給朋友，方便朋友下載
  - (D)上傳了有電腦病毒的檔案到雲端硬碟，再下載回來之後，該電腦病毒就會被移除。
- \_\_\_\_\_ 10. 關於程式語言，下列敘述何者正確？
- (A)Python 語言的翻譯採用直譯器，不需要翻譯成機器碼就可以直接執行
  - (B)C 程式在編譯器翻譯完之後產生目的碼，數個目的碼(Object Code)連結之後可以變成執行檔(. exe)
  - (C)Java 撰寫時直接採用目的碼(Object Code)來撰寫，因此稱為物件導向式語言(Object Oriented Programming Language)
  - (D)JavaScript 語言屬於 Java 語言的一種，可以嵌入在 HTML 中，不需要編譯器，但需要直譯器來翻譯之後才能執行。
- \_\_\_\_\_ 11. GitHub 為知名的開放式軟體(Open Source)網站，其中的開放式軟體專案都可以下載得到原始程式碼，關於此原始程式碼的敘述何者正確？
- (A)此原始程式碼因為已經開放下載，因此該專案裡面的演算法不受到專利權的保護
  - (B)任何人都可以將自己的程式碼上傳到 GitHub 中，並宣告程式碼的授權方式
  - (C)GitHub 網站中的原始程式碼的作者已經不具有著作權
  - (D)曾經在 GitHub 網站中貢獻原始程式碼的作者，可以下載其他人的程式碼，使用在任何場合，不須經過其他人的授權。



9.(C) 10.(B) 11.(B)

- \_\_\_\_\_ 12. 某一部電腦中的網路介面卡 IP 位址設定為 192.168.1.10，網路遮罩為 255.255.255.128，關於該電腦網路連接與組態，下列敘述何者正確？
- (A)192.168.1.10 一定是 WiFi 存取點(WiFi Access Point)派發的動態 IPv 4 位址
  - (B)192.168.1.10 是一個 Class C 的 IPv 6 位址
  - (C)192.168 開頭的 IP 位址，不能設定為有線網路介面卡中的 IP 位址
  - (D)另一 IP 位址 192.168.1.129 的電腦，要和這部電腦連線傳輸資料，必須經過閘道器進行連接和傳輸。
- \_\_\_\_\_ 13. 若設定 URL 網址 <https://www.moe.gov.tw> 為瀏覽器的預設網址，在沒有連接網路狀態下開啟瀏覽器時，仍然可以看到部分文字或圖片，可能是下列哪一項原因？
- (A)因為瀏覽器有設定快取(Cache)
  - (B)因為瀏覽器關閉了 Proxy 伺服器的設定
  - (C)因為 DNS 伺服器保留了該網站的部分資料
  - (D)因為路由器(Router)保留了該網站的部分資料。



12.(D) 13.(A)



休息一下！看我一眼，茅塞頓開

解 析

## 第一部分：數位邏輯

- (1) 一般傳輸電路之同位元驗證是採用 XOR 或 XNOR 完成。  
 (2) XOR 及 XNOR 可由 NAND 或 NOR 等萬用閘實現，故 NAND 或 NOR 亦可組合成 XOR 或 XNOR 進行同位元驗證。  
 (3) OR 閘無法組合出 XOR 或 XNOR，故無法進行同位元驗證。
- 結合性：
  - 或閘： $F=A+B+C=(A+B)+C=A+(B+C)$ 。
  - 及閘： $F=A \cdot B \cdot C=(A \cdot B) \cdot C=A \cdot (B \cdot C)$ 。
  - 反或閘：無結合性特性。
  - 互斥或閘： $F=A \oplus B \oplus C=(A \oplus B) \oplus C=A \oplus (B \oplus C)$ 。
- 由原圖，
 
$$F = \overline{(A+B+C)} \cdot \overline{(B+D)} = \overline{(A+B+C)} + \overline{(B+D)} = (A+B+C) + \overline{\overline{B}} \cdot \overline{\overline{D}} = A+B+C+BD$$

$$= A+B(1+D)+C=A+B+C。$$
- PROM：AND 陣列不可規劃，OR 陣列可規劃；  
 PAL：AND 陣列可規劃，OR 陣列不可規劃；  
 PLA：AND 陣列及 OR 陣列均可規劃。
- 將多工器輸入輸出邏輯整理如下真值表：

| 輸入             |                |   | 輸出                                 |
|----------------|----------------|---|------------------------------------|
| S <sub>0</sub> | S <sub>1</sub> | C | Y                                  |
| 0              | 0              | 0 | I <sub>0</sub> =0                  |
| 0              | 0              | 1 | I <sub>0</sub> =0                  |
| 0              | 1              | 0 | I <sub>2</sub> =1                  |
| 0              | 1              | 1 | I <sub>2</sub> =1                  |
| 1              | 0              | 0 | I <sub>1</sub> =C=0                |
| 1              | 0              | 1 | I <sub>1</sub> =C=1                |
| 1              | 1              | 0 | I <sub>3</sub> = $\overline{C}$ =1 |
| 1              | 1              | 1 | I <sub>3</sub> = $\overline{C}$ =0 |

$$\therefore Y = \overline{A} \overline{B} \overline{C} + \overline{A} B \overline{C} + A \overline{B} C + A B \overline{C} = \sum(2, 3, 5, 6)。$$

6.  $X = \bar{A} + \bar{A}BC + A\bar{B}\bar{C} = \bar{A} \bar{B} \bar{C} + \bar{A} \bar{B} C + \bar{A} B \bar{C} + \bar{A} B C + A \bar{B} \bar{C} + A \bar{B} C + A B \bar{C} = \sum(0,1,2,3,5,6)$

∴ X=1 的輸入組合共有 6 種。

7.  $55_{(10)} = 00110111_{(2)}$ ，  
 $-55_{(10)}$  的 2'S 為  $55_{(10)}$  的反相再+1

∴  $-55_{(10)} = \overline{00110111}_{(2)} + 1_{(2)} = 11001000_{(2)} + 1_{(2)} = 11001001_{(2)}$ 。

8.

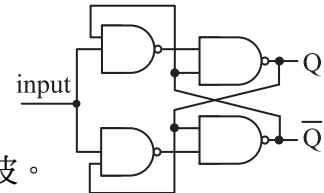
|         |       |                    |                    |                    |                    |                    |                    |                    |
|---------|-------|--------------------|--------------------|--------------------|--------------------|--------------------|--------------------|--------------------|
| 英文字母排序  | ..... | k                  | l                  | m                  | n                  | o                  | p                  | q                  |
| ASCII 碼 | ..... | 6B <sub>(16)</sub> | 6C <sub>(16)</sub> | 6D <sub>(16)</sub> | 6E <sub>(16)</sub> | 6F <sub>(16)</sub> | 70 <sub>(16)</sub> | 71 <sub>(16)</sub> |

9. 如題圖為 T 型正反器電路圖。

10. 因 CK=1，故電路圖可簡化如附圖，

若 Q 與  $\bar{Q}$  的初始值分別為 0 及 1 時，

則當 input 輸入訊號後，輸出 Q 的波形會等於 input，  
 即 input 輸入週期性方波，Q 的輸出狀態亦為週期性方波。



11.

| 時序 | 計數值          |
|----|--------------|
| 現值 | 0 0 1 0 } -1 |
| 1  | 0 0 0 1 } -1 |
| 2  | 0 0 0 0 } -1 |
| 3  | 1 1 1 1 } -1 |
| 4  | 1 1 1 0 } -1 |

12. 由狀態圖可得狀態表如下：

| 現在狀態 | 下次狀態 |     | 輸出  |     |
|------|------|-----|-----|-----|
|      | 輸入0  | 輸入1 | 輸入0 | 輸入1 |
| 0 0  | 0 1  | 0 0 | 0   | 0   |
| 0 1  | 1 1  | 0 0 | 0   | 0   |
| 1 1  | 1 1  | 0 0 | 0   | 1   |

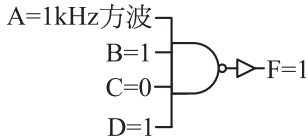
答案

13. 下降時間  $t_f$ ：電壓波形後緣準位 90% 至 10% 的間隔時間；  
 上升時間  $t_r$ ：電壓波形前緣準位 10% 至 90% 的間隔時間；  
 儲存時間  $t_s$ ：電壓波形後緣準位 100% 至 90% 的間隔時間；  
 延遲時間  $t_d$ ：電壓波形前緣準位 0% 至 10% 的間隔時間；  
 脈波寬度  $t_w$ ：電壓波形前緣準位 50% 至後緣準位 50% 的時間。



## 第二部分：數位邏輯實習

1. 依 4 輸入反及開真值表可知，輸入端中若有“0”，則輸出必為“1”。

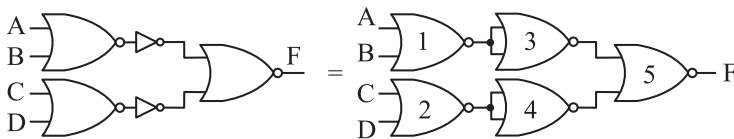


2. (1) OD 或 OC 電路在內部電晶體 ON 時，輸出為低電位。電晶體 OFF 時，輸出端形同浮接，使用時需連接提升電阻至電源端，以產生高準位狀態。  
(2) 兩個 OC 或 OD 電路的輸出接腳可直接接在一起，再經提升電阻接至電源端後，相當於兩輸出作 AND 運算，稱為線接及 (Wired-AND) 閘。

3. 4 輸入 NOR 閘： $F = \overline{A+B+C+D}$ ；

$$F = \overline{A+B+C+D} = \overline{(A+B)+(C+D)} = \overline{(A+B)} \cdot \overline{(C+D)}$$

電路圖：



4. 邏輯閘 A 為 NOR 閘： $\frac{1}{(5V)} + \frac{0}{(0V)} = \frac{0}{(0.2V)}$   $\Rightarrow$  功能正常；

邏輯閘 B 為 OR 閘： $\frac{0}{(0V)} + \frac{1}{(5V)} = \frac{1}{(3.4V)}$   $\Rightarrow$  功能正常；

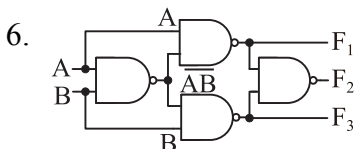
邏輯閘 C 為 NAND 閘： $\frac{1}{(3.4V)} \cdot \frac{1}{(5V)} = \frac{0}{(3.4V)}$   $\Rightarrow$  功能異常 (輸出應接近 0V)；

邏輯閘 D 為 NAND 閘： $\frac{0}{(0.2V)} \cdot \frac{1}{(3.4V)} \cdot \frac{1}{(5V)} = \frac{1}{(3.4V)}$   $\Rightarrow$  功能正常。

5. 觀察電路圖可知：

- (1) 輸入指撥開關為 4 個 ( $m=4$ )。  
(2) 輸出 LED 為 2 個 ( $n=2$ )。  
(3)  $\because$  輸入數量  $>$  輸出數量 ( $m > n$ )  
 $\therefore$  此電路功能為 4 對 2 編碼器。

| 輸入<br>指撥開關 | 輸出<br>LED |
|------------|-----------|
| 1 1 1 0    | 0 0       |
| 1 1 0 1    | 0 1       |
| 1 0 1 1    | 1 0       |
| 0 1 1 1    | 1 1       |



$$F_1 = \overline{A \cdot \overline{AB}} = \overline{A} + AB = (\overline{A} + A)(\overline{A} + B) = 1 \cdot (\overline{A} + B) = \overline{A} + B,$$

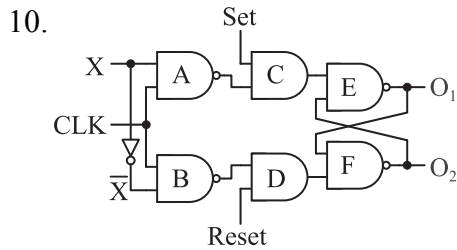
$$F_3 = \overline{B \cdot \overline{AB}} = \overline{B} + AB = (\overline{B} + A)(\overline{B} + B) = (A + \overline{B}) \cdot 1 = A + \overline{B},$$

$$F_2 = \overline{F_1 \cdot F_3} = \overline{(\overline{A} + B)(A + \overline{B})} = \overline{(\overline{A} + B)} + \overline{(A + \overline{B})} = AB + \overline{A}\overline{B},$$

| A | B | F <sub>1</sub> | F <sub>2</sub> | F <sub>3</sub> |
|---|---|----------------|----------------|----------------|
| 0 | 0 | 1              | 0              | 1              |
| 0 | 1 | 1              | 1              | 0              |
| 1 | 0 | 0              | 1              | 1              |
| 1 | 1 | 1              | 0              | 1              |

∴此為低態動作之比較器，  
 F<sub>1</sub>=0 時為 A>B (1>0)；  
 F<sub>2</sub>=0 時為 A=B (0=0 或 1=1)；  
 F<sub>3</sub>=0 時為 A<B (0<1)。

7. (B)窒息法：除去助燃物，排除、隔絕或稀釋空氣中的氧氣。  
 (C)冷卻法：減少熱能，使可燃物的溫度降低到燃點以下。  
 (D)抑制法：破壞連鎖反應，加入可破壞或阻礙燃燒連鎖反應的物質。
8. 當示波器之“觸發信號來源”開關 (TRIG SOURCE) 置於“EXT”位置時，則示波器可由“EXT TRIG”接頭取得外部輸入信號當作時基觸發信號。
9. (A)數位 IC 測試器為檢測數位 IC 之功能或妥善率之儀器。  
 (B)函數波形產生器非量測儀器，無法量測數位接腳之時序。  
 (C)邏輯測試棒可量測數位接腳之時序，但通常同一時間僅能測量 1 支數位接腳之時序。  
 (D)邏輯分析儀可同時量測多通道數位接腳之時序波形。



- (1) 輸入信號 X 輸入 A 邏輯閘， $\overline{X}$  則輸入 B 邏輯閘  
 ∴可判斷為 D 型正反器。
- (2) Set=0 時，C 邏輯閘輸出必為“0”，傳入 E 邏輯閘後，輸出端 O<sub>1</sub> 必為“1”，所以 Set 為低態動作的預置輸入，同理，Reset 為低態動作的清除輸入。
- (3) CLK=0 時，A、B 邏輯閘輸出恆為“1”，電路無法依 X 信號運行，CLK=1 時，X 信號之變化方可反應至輸出端，所以 CLK 為高準位觸發。
- (4) 故選項(A)之正反器符號最為相符。

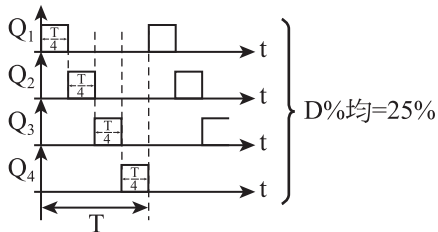
11. (A)兩個 LED 極性接反，則都不會亮。

(B)PR 及 CLR 均為低態動作，若均不慎短路至 GND，則 PR=0，使 Q=1，CLR=0 使  $\bar{Q}=1$ ，故使 2 個 LED 均亮。

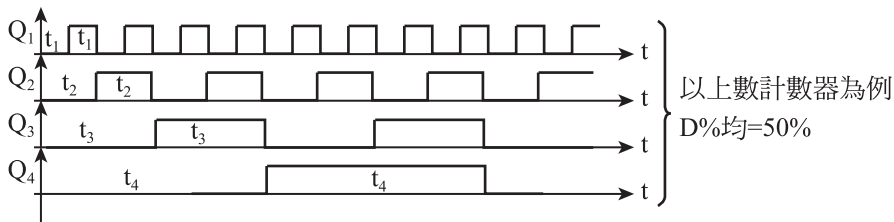
(C)(D)CLK 按鍵卡住或 J、K 空接均不影響輸出之正常功能，Q 與  $\bar{Q}$  均會維持目前邏輯值，LED 一亮一滅。

12. (A)四位元環形計數器的四個輸出端波形均為 D%=25%之脈波信號

(  $D\% = \frac{1}{n} \times 100\% = \frac{1}{4} \times 100\% = 25\%$  )，只是相位不同。



(B)(C)(D)四位元計數器（無論上數下數，同步或非同步）的四個輸出端波形均為 D%=50%之脈波信號，只是頻率不同。



### 第三部分：電子學實習

1 (A)探棒負端須接在相同節點上，否則會造成短路。

2 觀察輸入輸出波形，輸入先 -1V 後 0V 準位以下截止。故選(C)。

$$3 \quad A_v = \frac{-g_m R_D}{1 + g_m R_S} = \frac{-R_D}{\frac{1}{g_m} + R_S} \approx \frac{-R_D}{R_S} \text{，故增益不變。}$$

4 大偏轉則表示 PN 接面順向偏壓，同時選到的接腳為 B 極。

5 (D)N 通道導通時電流由汲極(D)流向源極(S)。

$$6 \quad V_o = V_+ \times \left(1 + \frac{R_2}{R_1}\right) = \left(V_{i1} \times \frac{2}{3} + V_{i2} \times \frac{1}{3}\right) \times \left(1 + \frac{70k}{5k}\right) = (10V_{i1} + 5V_{i2}) \text{。}$$

7 固定偏壓電路穩定性最差，較易受溫度影響。

- 8 CB 組態為 E 腳輸入，C 腳輸出。
- 9 第二級輸入阻抗會造成第一級電路產生負載效應，致使第一級電路增益下降。
- 10 儀表 A、B 繪製電晶體輸入特性曲線、儀表 C、D 繪製輸出特性曲線。  
實驗時可繪製飽和區及順向主動區之特性。
- 11 變壓器極性相反，則  $V_1$  正半週時，二次側為負半週， $D_3$ 、 $D_4$  導通。

$D_2$  故障使  $V_1$  負半週（二次側正半週）時無輸出，為半波整流電路。

12 如圖電路， $\beta A = \left( \frac{Z_2}{R_4 + Z_2} \right) \left( 1 + \frac{R_3}{Z_1} \right)$ 。